

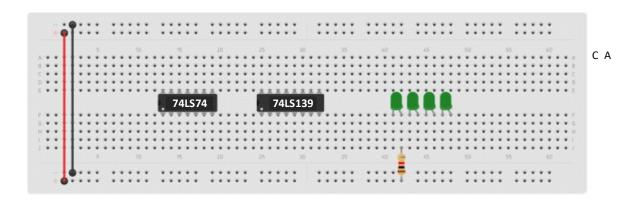
Práctica 2: Plantilla de resultados del estudio teórico

Apellidos y Nombre: Grupo y día:	
2.	Explique qué es un demultiplexor. Dibuje la tabla de funcionamiento de un demultiplexor 2:4 con entrada de habilitación activa en baja.
3.	Teniendo en cuenta la figura y suponiendo el estado inicial indicado en el cronograma dibuje el cronograma de las salidas Q de los biestables.
	CLK
	C
I	D1



4. Considerando el circuito de la figura anterior, ¿qué ocurre si la señal C# pasa a valer 0? ¿qué ocurre si la señal P# pasa a valer 0? ¿qué ocurre si C# y P# pasan a valer 0 simultáneamente?

5. Dibuje las conexiones a realizar sobre la regleta de conexión cuando se utiliza el integrado 74LS74. Utilice la plantilla que aparece en la plantilla de resultados.





Práctica 2: Plantilla de resultados del estudio experimental

Apellidos y Nombre: Grupo y día:		
1.	Implemente el circuito diseñado. Para visualizar correctamente el resultado, una vez montado el circuito, conecte C# a cero y a continuación vuelva a conectarlo a 1. Avise al profesor cuando esté funcionando. ¿A qué se debe que no se produzca una cuenta en código binario? ¿A qué tipo de código pertenece la cuenta realizada?	
2.	Compruebe experimentalmente el resultado de poner la señal P# a 0. ¿Ocurre realmente lo que respondió en el apartado 4 del estudio teórico?	
3.	Compruebe experimentalmente el resultado de poner la señal C# a 0. ¿Ocurre realmente lo que respondió en el apartado 4 del estudio teórico? Nota: No active simultáneamente las señales P# y C#.	