

Algunas direcciones web donde descargar o acceder a documentación sobre Verilog

son:

* Guía rápida, Sutherland 2001:

https://sutherland-hdl.com/pdfs/verilog_2001_ref_guide.pdf

http://www.emmelmann.org/Library/Tutorials/docs/verilog_ref_guide/vlog_ref_top.html

* Tutorial: <https://www.asic-world.com/verilog/veritut.html>