

## Estructura de Computadores (EdC-ISW)

### Calendario de clases de laboratorio (2018/19)

	G1 (Martes impares) L1,L3 (8:30) L2,L4(12:30)	G1 (Lunes impares) L18(12:30)	G2 (Jueves impares) L5,L7 (8:30) L6, L8 (12:30)	G3 (Miércoles impares) L9,L11 (8:30) L10,L12 (12:30)	G3 (Lunes impares) L14 (12:30)	G4 (Jueves impares) L13,L15, (15:30) L16 (12:30)	G5 (M) (Martes impares) L17,L19 (15:30) L20 (19:30)
Sesión 1	19/02/19	18/02/19	21/02/19	20/02/19	18/02/19	21/02/19	19/02/19
Sesión 2	05/03/19	04/03/19	07/03/19	06/03/19	04/03/19	07/03/19	05/03/19
Sesión 3	19/03/19	18/03/19	21/03/19	20/03/19	18/03/19	21/03/19	19/03/19
Sesión 4	02/04/19	01/04/19	04/04/19	03/04/19	01/04/19	04/04/19	02/04/19
Sesión 5	23/04/19	22/04/19	25/04/19	24/04/19	22/04/19	25/04/19	23/04/19
Sesión 6	14/05/19	13/05/19	16/05/19	15/05/19	13/05/19	16/05/19	14/05/19
Sesión 7	28/05/19	27/05/19	30/05/19	29/05/19	27/05/19	30/05/19	28/05/19

Los enunciados estarán disponibles próximamente en: <http://www.dte.us.es/docencia/etsii/gii-is/estructura-de-computadores/practicas>

<b>Práctica Nº</b>	<b>Materia</b>
1	ROM ATARI
2	Verilog I (circuitos secuenciales)
3	Verilog II (Contador-convertidor, implementación en FPGA)
4	Sistema Digital (Multiplicador, implementación en FPGA)
5	CS2010
6	AVR I. (Ejemplos sencillos con AVR-Studio)
7	AVR II. (Placa Arduino)