

Considere el circuito de la figura.

- a. Analícelo a nivel lógico. Proporcione el mapa de Karnaugh de  $F(s, a, b, c, d)$ .
- b. Rediseñe  $F(0,a,b,c,d)$  con el circuito mínimo en raíl simple utilizando solamente puertas NOR.

