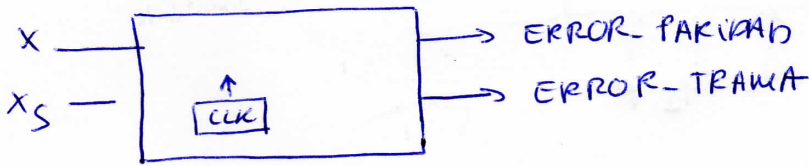
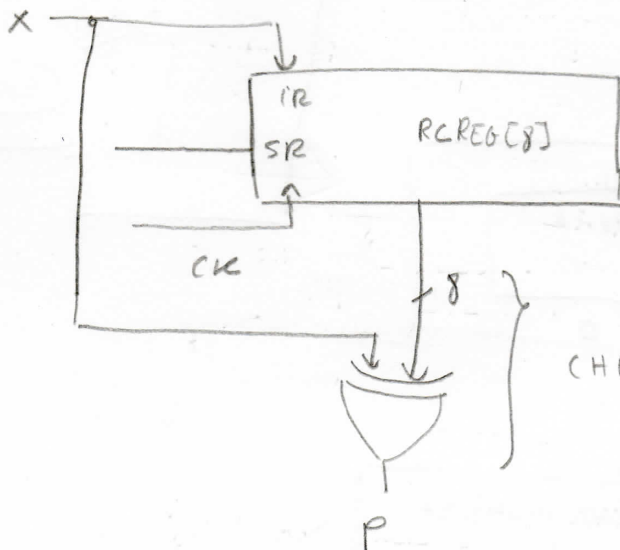


Esquema del sistema



Unidad de datos:

Es necesario el registro RCREG para almacenar el dato. Será un registro de desplazamiento.

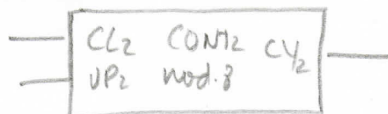
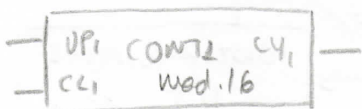


SR	OPERACION
0	$R_{CREG} \leftarrow R_{CREG}$
1	$R_{CREG} \leftarrow SHR(R_{CREG}, X)$

CHEQUEADOR DE PARIDAD

$$P = \begin{cases} 1 & \text{PARIDAD IMPAR (CORRE)} \\ 0 & \text{PARIDAD PAR (INCORRE)} \end{cases}$$

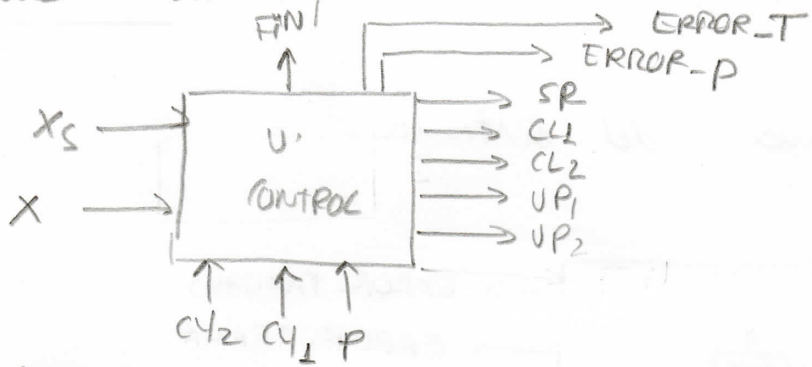
En este sistema también es necesario el uso de contadores. Uno mod. 16 para contar el tiempo de recepción de cada dato, otro mod. 8 que sirve para chequear de bit de start y también para contar que ya han entrado 8 bits de datos en el registro RCREG.



UP2	CL2	OPERACION
0	0	$CNT1 \leftarrow CNT1$

UP2	CL2	OPERACION
0	0	$CNT2 \leftarrow CNT2$

Diagrama de Secuencias de la unidad de control



CARTA ASM:

