

PROBLEMA 13

Errores carta

- Bude sin caja de estado
- No hay posibilidad lógico de todos los caminos
- No se puede ocupar el bus dos veces en el mismo ciclo de reloj.

Hay un camino en la carta donde nunca se vuelve al estado de espera

PROBLEMA - 14

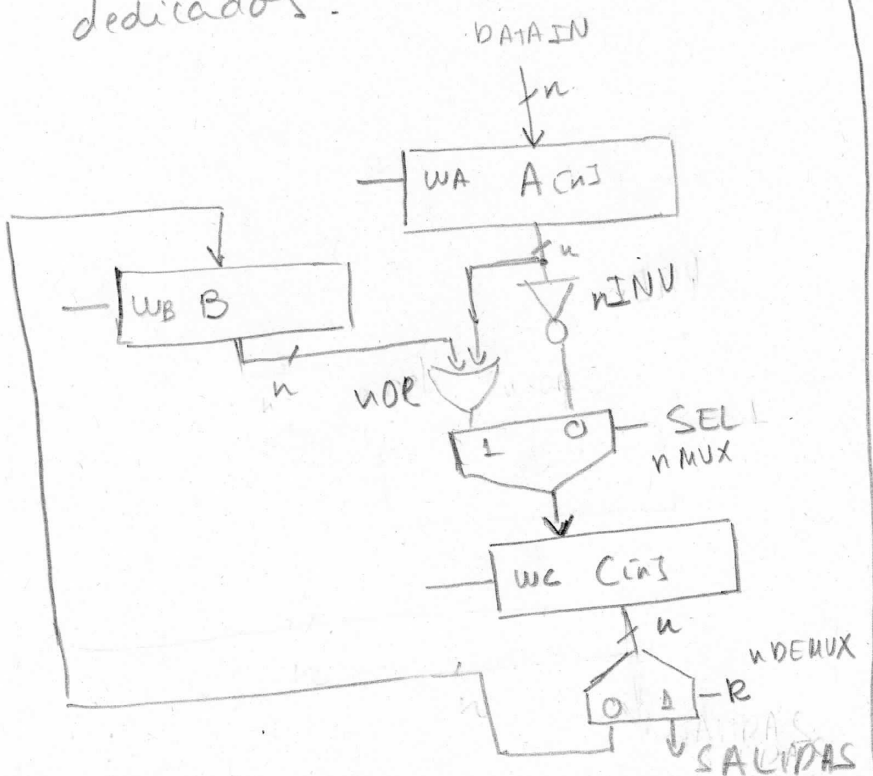
4.1 XS:

1. $A \leftarrow \text{DATA IN}$
2. $C \leftarrow \bar{A}$
3. $B \leftarrow C$
4. $C \leftarrow A + B$
5. SALIDAS = G

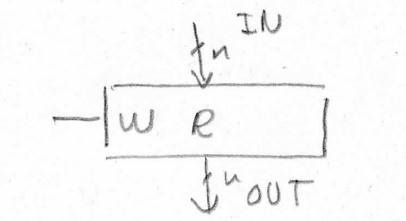
14.2 La unidad de datos debe permitir las transacciones mostrados en el punto 1 a nivel RT.

Se puede observar que el registro C es destino de valores distintos, con lo que se debe de dar solución a la conexión o bien mediante multiplexador o mediante buses compartidos. En este caso se optará por el multiplexador.

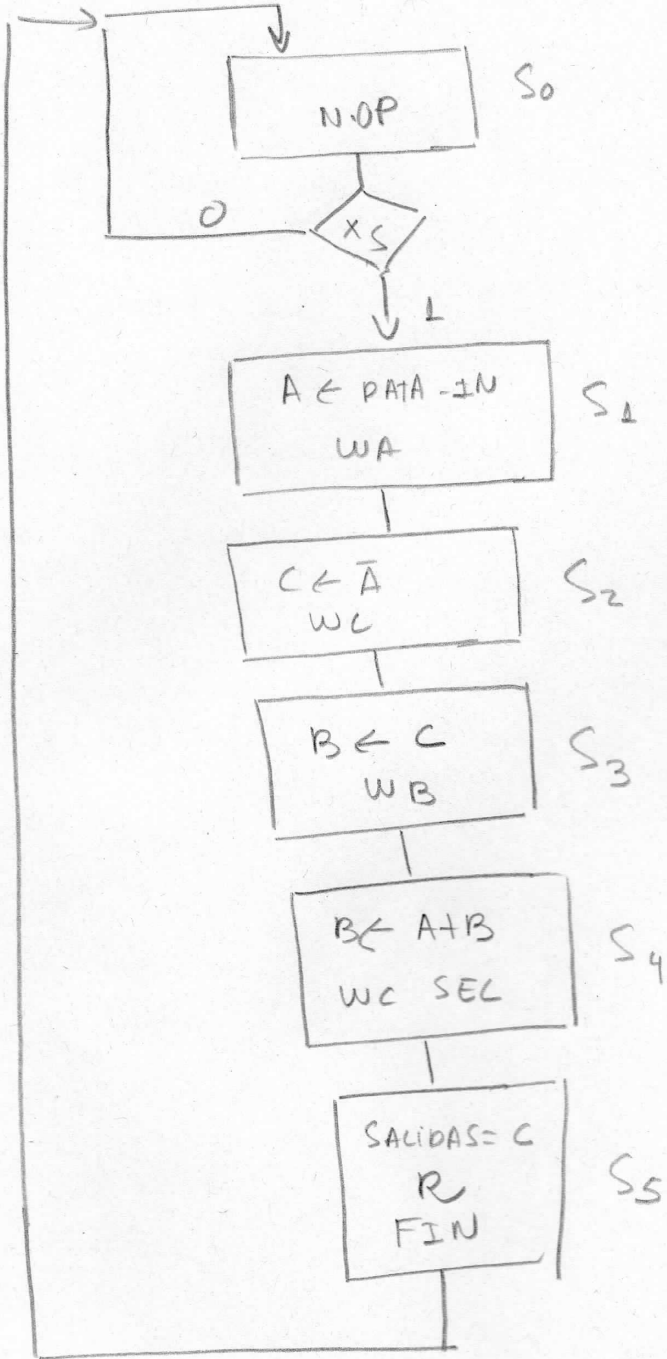
Los registros A y B son destino de un valor por lo que pueden utilizarse buses dedicados.



Los registros son con terminales separados y carga en paralelo



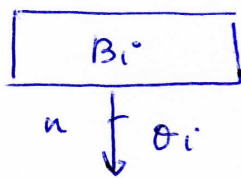
W	R ←	OUT
0	R	R
1	IN	R



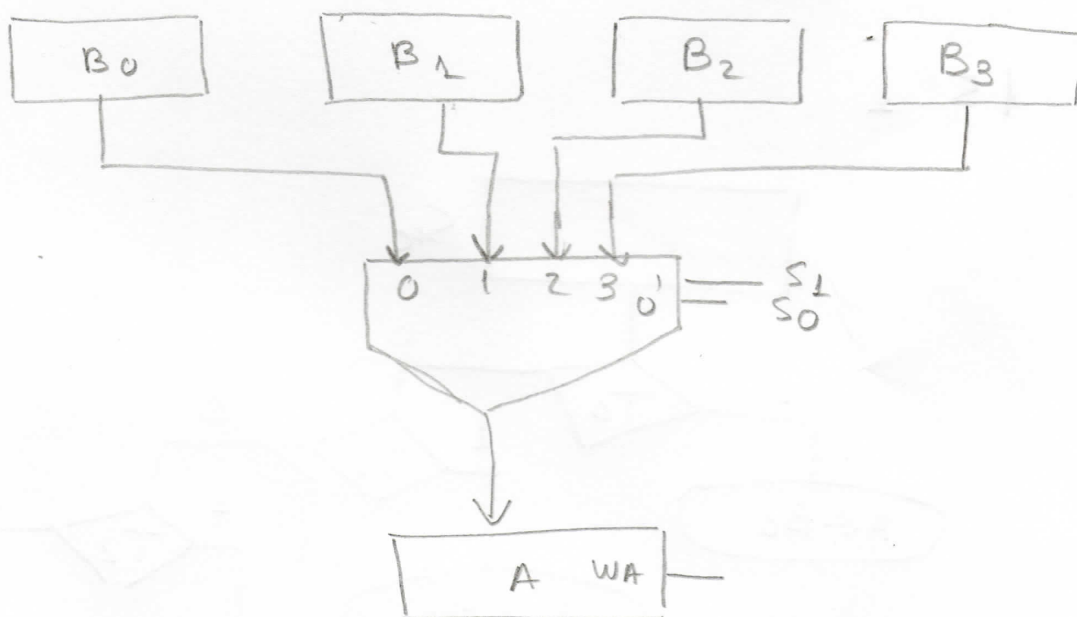
14.5 Había que cambiar los DEMUX por
Muxes 3-estados

15.2

(a) Los registros B_i tienen salida estándar en paralelo



En este caso es necesario utilizar multiplexores

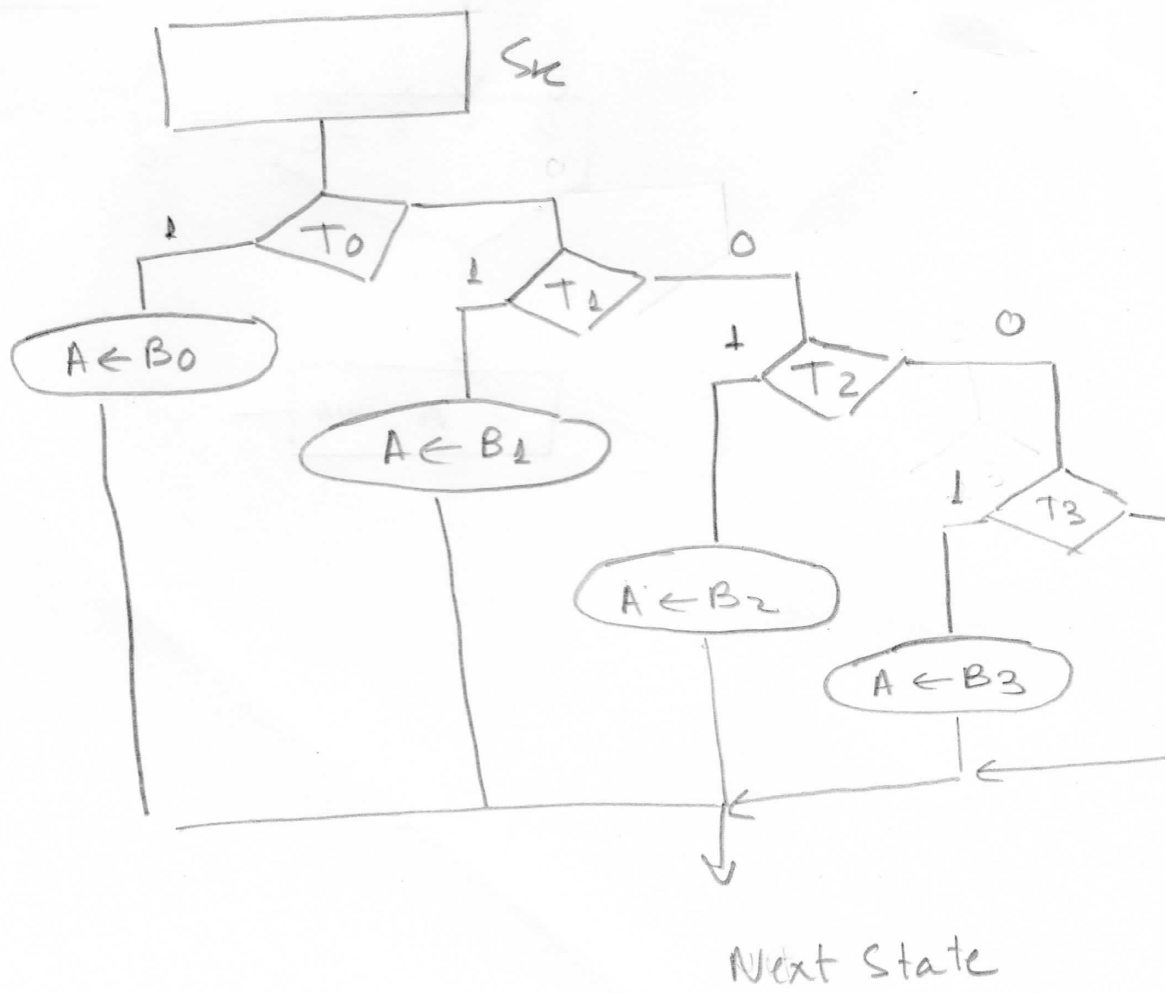


PROBLEMA - 15

- $k \quad T_0 \quad A \leftarrow B_0$
- $T_1 \quad A \leftarrow B_1$
- $T_2 \quad A \leftarrow B_2$
- $T_3 \quad A \leftarrow B_3$

NOR ($T_0 + T_1 + T_2 + T_3$) NOP

15.1



(b) Los registros B_i tienen salida triestado (alta impedancia) en paralelo

