

ALUMNO: _____
 correo_electrónico: _____

Apartado 1: (5 puntos)

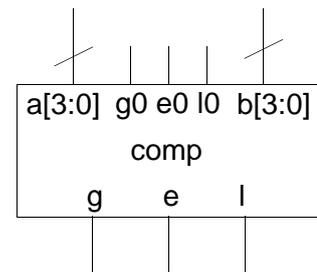
- Explique como está estructurada la unidad central de proceso (CPU) de un computador, es decir, cite cuáles son sus componentes. Especifique la función de cada uno de ellos.
- Defina los siguientes términos: capacidad de memoria, velocidad de acceso y tiempo de acceso (los dos tipos).
- Explique la diferencia entre las memorias de acceso aleatorio y las de acceso secuencial.
- ¿Qué es una memoria volátil?
- Resuma sus conocimientos sobre la jerarquía de memoria.

Apartado 2: (5 puntos)

- Analice la siguiente descripción para un comparador de magnitudes de 4 bits con salidas "g e l" y describa los errores que encuentre. Solo ha de buscar errores de sintaxis, la funcionalidad se ha trasladado correctamente.

```

module comp (input [3:0] a, b, input g0, e0, l0, output g, e, l);
    g=e=l=0;
    if (a=b)
        g=g0;
        e=e0;
        l=l0;
    else if (a>b)
        g=1;
    else if (a<b)
        l=1;
endmodule
  
```



	g	e	l
a>b	1	0	0
a=b	g0	e0	l0
a<b	0	0	1

- Considere que dispone de la descripción Verilog correcta del comparador anterior. Realice la conexión de dos instancias del comparador para obtener un comparador de magnitudes de 8 bits. El circuito cuya descripción se pide se muestra en la siguiente figura.

