



DDRX,PINX,PORTX

estos 3 registros controlan los pines de entrada/salida PX_i

Registro		Utilidad	Significado $X_i=0$	Significado $X_i=1$	mi acción sobre el registro	instrucciones útiles
DDRX		Configuración E/S	E	S	lo escribo	cbi ddrx,b sbi ddrx,b out ddrx,Rf
PINX		Lectura de los valores de los pines E/S	leo un 0	leo un 1	lo leo	sbic pinx,b sbis pinx,b in Rd, pinx
PORTX	S	Mandar datos desde la CPU al exterior	saco un 0 por PX_i	saco un 1 por PX_i	lo escribo	cbi portx,b sbi portx,b out portx,Rf
	E	Activar pull-up	no	si		