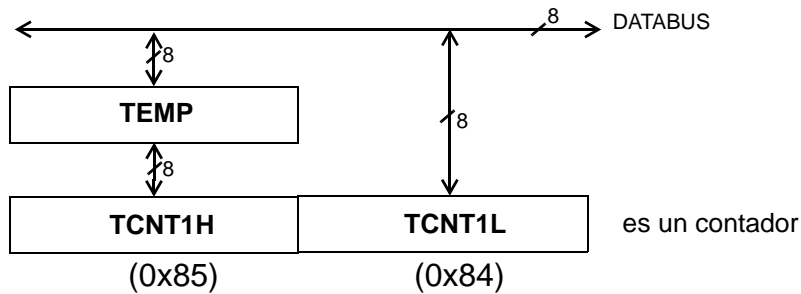


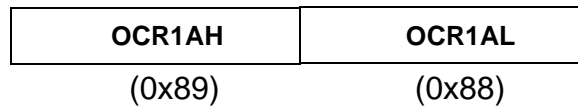
# El temporizador TIMER1

Registro **TCNT1** (16 bits)

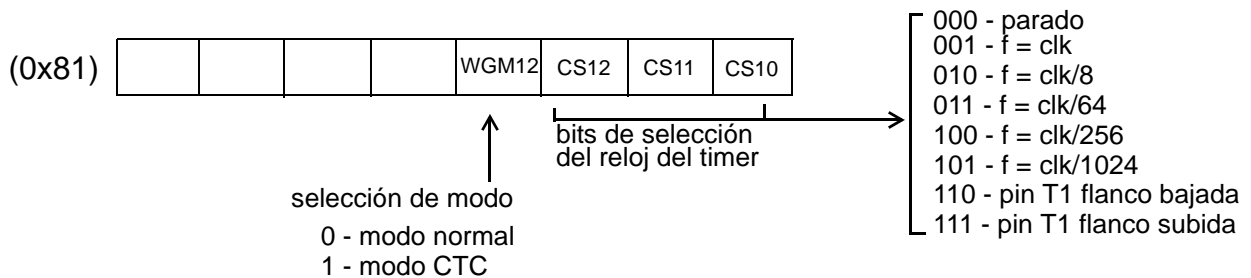


Posee muchos modos de operación, estudiaremos dos:

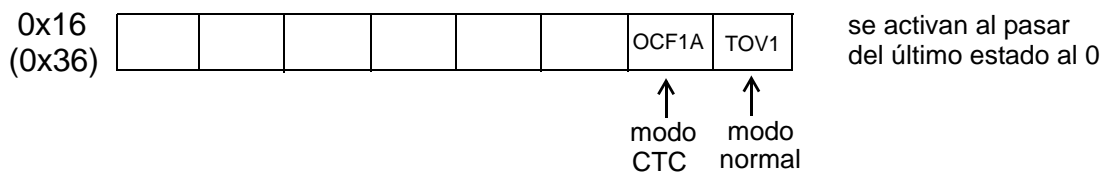
- modo normal: cuenta cíclica ascendente desde 0x0000 hasta 0xFFFF
- modo CTC: cuenta cíclica ascendente desde 0x0000 hasta VMAX  
VMAX está contenido en el registro **OCR1A** (16 bits)  
VMAX = [OCR1A]



El modo de operación se configura en el registro **TCCR1B** (8 bits)



Señales de fin de cuenta del timer en registro **TIFR1** (8 bits): banderas de interrupciones



Señales de habilitación de interrupciones **TIMSK1** (8 bits): máscara de interrupciones

